



Gowin SecureFPGA 发布说明

RN936-1.1, 2021-08-31

版权所有 © 2021 广东高云半导体科技股份有限公司

GOWIN高云, Gowin, 高云均为广东高云半导体科技股份有限公司注册商标, 本手册中提到的其他任何商标, 其所有权利属其拥有者所有。未经本公司书面许可, 任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部, 并不得以任何形式传播。

免责声明

本文档并未授予任何知识产权的许可, 并未以明示或暗示, 或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外, 高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保, 包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等, 均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任, 高云半导体保留修改文档中任何内容的权利, 恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

版本信息

日期	版本	说明
2020/03/11	1.0	初始版本。
2021/08/31	1.1	<ul style="list-style-type: none">● 支持安全芯片 GW1NSER-4C (Gowin_EMPU (GW1NS-4C));● 支持安全芯片 GW1NE-9C (Gowin_EMPU_M1)。

目录

目录	i
1 关于发布	1
2 功能和增强总述.....	2
3 平台支持	3
4 文档.....	4

1 关于发布

本次发布 Gowin SecureFPGA:

1. 支持 GW1NSER-4C (Gowin_EMPU (GW1NS-4C)) 和 GW1NE-9C (Gowin_EMPU_M1) Intrinsic ID BroadKey 软件开发工具包;
2. 支持 GW1NSER-4C (Gowin_EMPU (GW1NS-4C)) 和 GW1NE-9C (Gowin_EMPU_M1) 第三代安全散列算法 SHA3 软件开发工具包。

Gowin SecureFPGA 软件开发工具包可在高云半导体网站下载, Gowin SecureFPGA 软件和硬件参考设计, 已完成参数配置, 可在 GOWIN MCU Designer (V1.1) 和云源软件 (V1.9.8Beta) 中使用。

2 功能和增强总述

Gowin SecureFPGA 软件开发工具包的功能和增强项如下表所述：

功能	描述
前端综合工具： GowinSynthesis V1.9.8Beta	
支持 SecureFPGA	<ul style="list-style-type: none"> ● 支持 GW1NSER-4C (Gowin_EMPU(GW1NS-4C)) 和 GW1NE-9C (Gowin_EMPU_M1) Intrinsic ID BroadKey 软件开发工具包； ● 支持 GW1NSER-4C (Gowin_EMPU(GW1NS-4C)) 和 GW1NE-9C (Gowin_EMPU_M1) 第三代安全散列算法 SHA3 软件开发工具包。
后端布局布线工具： Gowin_V1.9.8Beta 软件编译调试工具： GOWIN MCU Designer V1.1	
增强项	-
新器件支持	GW1NSER-4C GW1NE-9C

3 平台支持

本次发布的 Gowin SecureFPGA 对应软件支持的平台有：

Windows	Windows 7/8/10 (32bit/64bit) Windows XP/7 (32bit)
Linux	Centos6.8/7.0/7.5 (64bit) Ubuntu 18.04 LTS

4 文档

本次 Gowin SecureFPGA 发布文档如下表所示，PDF 文档可在官网上下载或在线查看。

表 4-1 文档列表

文档	
UG936 , Gowin SecureFPGA 用户指南	Online, PDF
RN936, Gowin SecureFPGA 发布说明	Online, PDF

